

Laboratorio de Diseño Digital

José Antonio Morfín Rojas
jose.morfin@uia.mx
Otoño 2004

Santa Fe, Ciudad de México, a 10 de Agosto del 2004

1. Evaluación

La calificación del laboratorio forma el 50 % de la calificación final de la Materia de Diseño Lógico, y se evalúa de la siguiente manera:

- Prácticas 50 %
- Proyecto Final 50 %

La calificación tanto de las prácticas como del proyecto final está compuesta por uno o varios de los siguientes aspectos:

1. Cuestionario de la práctica
2. Preguntas individuales
3. Sistema funcionando correctamente
4. Alambrado de la práctica
5. Reporte
6. Bitácora

2. Notas Importantes

- Para tener derecho a calificar una práctica o proyecto es necesario presentar su bitácora correspondiente. El formato del mismo deberá seguir el descrito en: "La Bitácora de Laboratorio: Instrumento de Investigación y Trabajo".
- Algunas de las prácticas requieren de un reporte, este deberá ser entregado de acuerdo al artículo "Elementos de la Escritura Técnica y Científica para Ingenieros en Electrónica". El peso del reporte en las prácticas que lo requieran será anunciado al momento de asignar la práctica.
- Las prácticas deben ser entregadas armadas y funcionando en la fecha establecida. En caso de que la práctica no haya sido finalizada a la hora límite establecida por el profesor el día de la entrega, se calificará lo que se tenga hasta dicha hora. Bajo ninguna circunstancia se recibirán prácticas de forma extemporánea.
- Cuando el sistema no se encuentre funcionando perfectamente y el tiempo de entrega haya finalizado el porcentaje correspondiente al punto anterior será penalizado de acuerdo a los dos siguientes criterios:
 1. Porcentaje o número de salidas funcionando correctamente

2. Número de subsistemas funcionando correctamente

- Es necesario entregar las prácticas con un alambrado fácilmente "seguible" por cualquier otro alumno o profesor. NO se revisarán prácticas o proyectos en los que el alambrado del circuito sea una "maraña" de alambres.
- Es posible trabajar fuera de las horas de la laboratorio a través de la obtención de un permiso especial el cual deberá ser solicitado al Jefe de Laboratorios de Ing. Electrónica. Este deberá ser solicitado por lo menos tres días antes de la fecha requerida. NO serán otorgados permisos que no sean solicitados con este margen de tiempo.

3. Prácticas

1. Sistema de Pruebas. Nota: El chip 7448 (que aparece en el diagrama), NO será utilizado. Este será reemplazado por un GAL 16v8, cuyo código de programación se encuentra en SOFIA.
2. Análisis y experimentación con compuertas lógicas. Es recomendable leer el documento "Familias Lógicas", que se encuentra en SOFIA, para la elaboración de ésta práctica.

4. Guías

Las siguientes guías se encuentran en el portal de Ingeniería Electrónica <http://www.ie.uia.mx>:

Guía para la elaboración de la Bitacora . Es importante que la bitacora NO sea una carpeta de hojas desprendibles, pues la idea es reportar TODO lo relacionado a la práctica o proyecto correspondiente.

Guía para la elaboración de un Reporte .